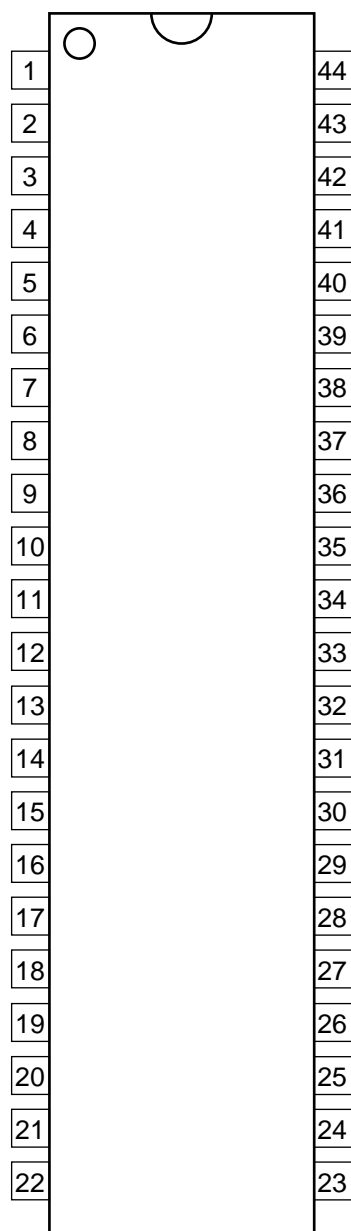


8M (1M × 8/512K × 16)-BIT BOOT SECTOR FLASH MEMORY

—TOP VIEW—

**INPUTS**

A0 - A18 : ADDRESS
 A-1 : ADDRESS (BYTE MODE)
 $\overline{\text{BYTE}}$: SELECT 8-BIT OR 16-BIT MODE
 $\overline{\text{CE}}$: CHIP ENABLE
 $\overline{\text{OE}}$: OUTPUT ENABLE
 $\overline{\text{RESET}}$: HARDWARE RESET
 $\overline{\text{WE}}$: WRITE ENABLE

OUTPUT

RY/ $\overline{\text{BY}}$: READY/ $\overline{\text{BUSY}}$

INPUTS/OUTPUTS

DQ0 - DQ14 : DATA
 DQ15 : DATA (WORD MODE)

PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	O	RY/ $\overline{\text{BY}}$	12	I	$\overline{\text{CE}}$	23	—	Vcc	34	I	A16
2	I	A18	13	—	GND	24	I/O	DQ4	35	I	A15
3	I	A17	14	I	$\overline{\text{OE}}$	25	I/O	DQ12	36	I	A14
4	I	A7	15	I/O	DQ0	26	I/O	DQ5	37	I	A13
5	I	A6	16	I/O	DQ8	27	I/O	DQ13	38	I	A12
6	I	A5	17	I/O	DQ1	28	I/O	DQ6	39	I	A11
7	I	A4	18	I/O	DQ9	29	I/O	DQ14	40	I	A10
8	I	A3	19	I/O	DQ2	30	I/O	DQ7	41	I	A9
9	I	A2	20	I/O	DQ10	31	I/O	DQ15/A-1	42	I	A8
10	I	A1	21	I/O	DQ3	32	—	GND	43	I	$\overline{\text{WE}}$
11	I	A0	22	I/O	DQ11	33	I	$\overline{\text{BYTE}}$	44	I	$\overline{\text{RESET}}$